

Document made available under the Patent Cooperation Treaty (PCT)

International application number: PCT/JP05/009008

International filing date: 11 May 2005 (11.05.2005)

Document type: Certified copy of priority document

Document details: Country/Office: JP
Number: 2004-142657
Filing date: 12 May 2004 (12.05.2004)

Date of receipt at the International Bureau: 07 July 2005 (07.07.2005)

Remark: Priority document submitted or transmitted to the International Bureau in compliance with Rule 17.1(a) or (b)



World Intellectual Property Organization (WIPO) - Geneva, Switzerland
Organisation Mondiale de la Propriété Intellectuelle (OMPI) - Genève, Suisse

14.6.2005

日 本 国 特 許 庁
JAPAN PATENT OFFICE

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出 願 年 月 日 2 0 0 4 年 5 月 1 2 日
Date of Application:

出 願 番 号 特 願 2 0 0 4 - 1 4 2 6 5 7
Application Number:

パリ条約による外国への出願
に用いる優先権の主張の基礎
となる出願の国コードと出願
番号

The country code and number
of your priority application,
to be used for filing abroad
under the Paris Convention, is

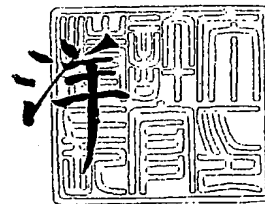
J P 2 0 0 4 - 1 4 2 6 5 7

出 願 人 昭和電工株式会社
Applicant(s):

2 0 0 5 年 5 月 2 0 日

特許庁長官
Commissioner,
Japan Patent Office

小 川



出証番号 出証特 2 0 0 5 - 3 0 4 3 8 0 6

【書類名】 特許願
【整理番号】 1043737
【提出日】 平成16年 5月12日
【あて先】 特許庁長官 今井 康夫 殿
【国際特許分類】 H01L 33/00
【発明者】
 【住所又は居所】 千葉県市原市八幡海岸通 5 - 1 昭和電工株式会社 研究開発センター内
 【氏名】 三木 久幸
【発明者】
 【住所又は居所】 千葉県市原市八幡海岸通 5 - 1 昭和電工株式会社内
 【氏名】 武田 仁志
【特許出願人】
 【識別番号】 000002004
 【氏名又は名称】 昭和電工株式会社
【代理人】
 【識別番号】 100099759
 【弁理士】
 【氏名又は名称】 青木 篤
 【電話番号】 03-5470-1900
【選任した代理人】
 【識別番号】 100077517
 【弁理士】
 【氏名又は名称】 石田 敬
【選任した代理人】
 【識別番号】 100087413
 【弁理士】
 【氏名又は名称】 古賀 哲次
【選任した代理人】
 【識別番号】 100102990
 【弁理士】
 【氏名又は名称】 小林 良博
【選任した代理人】
 【識別番号】 100082898
 【弁理士】
 【氏名又は名称】 西山 雅也
【手数料の表示】
 【予納台帳番号】 209382
 【納付金額】 16,000円
【提出物件の目録】
 【物件名】 特許請求の範囲 1
 【物件名】 明細書 1
 【物件名】 図面 1
 【物件名】 要約書 1
 【包括委任状番号】 0200971

【書類名】特許請求の範囲

【請求項 1】

III族窒化物p型半導体の製造方法において、p型ドーパントを含むIII族窒化物半導体を成長させた後降温する際に、成長終了時の温度と同じ温度にて、成長終了直後からキャリアガスに不活性ガスを用い、かつ窒素源の流量を減少し、その後の降温過程の途中で窒素源の供給を停止することを特徴とするIII族窒化物p型半導体の製造方法。

【請求項 2】

成長終了時の温度が900℃以上であることを特徴とする請求項1に記載の製造方法。

【請求項 3】

窒素源がアンモニアガスであることを特徴とする請求項1または2に記載の製造方法。

【請求項 4】

半導体成長時のキャリアガスが水素ガスを含有していることを特徴とする請求項1～3のいずれか一項に記載の製造方法。

【請求項 5】

減少後の窒素源の流量が全ガス体積中の0.001～10%であることを特徴とする請求項1～4のいずれか一項に記載の製造方法。

【請求項 6】

窒素源の供給を停止する温度が700～950℃であることを特徴とする請求項1～5のいずれか一項に記載の製造方法。

【請求項 7】

p型ドーパントの濃度の1/5よりも多く、かつp型ドーパントの濃度よりも少ない量の水素原子を含有することを特徴とするIII族窒化物p型半導体。

【請求項 8】

電気抵抗率が20Ωcm～10000Ωcmであることを特徴とするIII族窒化物p型半導体。

【請求項 9】

基板上にIII族窒化物半導体からなるn型層、発光層およびp型層を有し、n型層およびp型層に負極および正極がそれぞれ設けられたIII族窒化物半導体発光素子において、p型層の製造方法が請求項1～6のいずれか一項に記載の製造方法であることを特徴とするIII族窒化物半導体発光素子。

【請求項 10】

基板上にIII族窒化物半導体からなるn型層、発光層およびp型層を有し、n型層およびp型層に負極および正極がそれぞれ設けられたIII族窒化物半導体発光素子において、p型層が請求項7または8に記載のIII族窒化物p型半導体であることを特徴とするIII族窒化物半導体発光素子。

【請求項 11】

正極がPd、Pt、Rh、Os、IrおよびRuから選ばれた白金族金属を正極材料として使用していることを特徴とする請求項9または10に記載の発光素子。

【請求項 12】

発光素子がフリップチップ型であることを特徴とする請求項9または10に記載の発光素子。

【請求項 13】

発光素子がフェイスアップ型であることを特徴とする請求項9または10に記載の発光素子。

【書類名】明細書

【発明の名称】III族窒化物p型半導体およびその製造方法

【技術分野】

【0001】

本発明は、III族窒化物p型半導体の製造方法およびそれを用いて製造されたIII族窒化物半導体発光素子に関する。特に、駆動電圧(V_f)が低く、かつ逆電圧(V_r)が十分に高い発光素子を収率良く得ることができるIII族窒化物p型半導体の製造方法に関する。

【背景技術】

【0002】

近年、短波長の光を発光する発光素子用の半導体材料として、III族窒化物半導体材料が注目を集めている。一般にIII族窒化物半導体は、サファイア単結晶を始めとする種々の酸化物結晶やIII-V族化合物半導体結晶等を基板として、その上に有機金属気相化学反応法(MOCVD法)や分子線エピタキシー法(MBE法)あるいは水素化物気相エピタキシー法(HVPE法)等によって積層される。

【0003】

III族窒化物半導体においては、長い間、十分なキャリア濃度を有するp型半導体形成することが困難であった。しかし、Mgをドーブした窒化ガリウム(GaN)に低速度電子線を照射する方法(特許文献1参照)や、同じくMgをドーブした窒化ガリウムを水素を含まない雰囲気中で熱処理する方法(特許文献2参照)等によって十分なキャリア濃度を有するp型半導体を得ることが可能であることが判った。十分なキャリア濃度が得られる機構は、水素によってパッシベーションされていた半導体中のp型ドーパントを、上記の方法により脱水素させることで活性化させるものであると言われている。

【0004】

結晶性の良いIII族窒化物半導体を成長させる方法として、一般に有機金属気相化学反応法(MOCVD法)が用いられる。しかし、MOCVD法において結晶成長を行う成長装置内には、原料化合物を基板上まで運搬するためのキャリアガスとして用いる水素ガスや、窒素原料として用いられるアンモニア(NH_3)が分解することによって生じる水素分子あるいはラジカル状や原子状の水素が高濃度で存在する。これらの水素がIII族窒化物半導体の結晶層の成長中に結晶内に取り込まれ、結晶にドーブされたp型ドーパントと結晶層の成長温度からの冷却時に結合を生じる。このようにして水素によってパッシベーションされたp型ドーパントは、活性ではなく正孔を発生しない。しかし、この試料に電子線を照射したり熱処理を行ったりすることで、結晶内のp型ドーパントと水素との結合が切れ、水素を結晶内から追い出してp型ドーパントを活性化することが可能となる。

【0005】

上記2つの方法のうち電子線を照射する方法は、一度に処理を施すことができる領域が限られていて、全面積を処理するのに時間が掛かるため、工業的にはあまり利用されていない。

【0006】

一方、熱処理する方法によって作製したp型のIII族窒化物半導体を持つ発光素子構造のウエーハにおいては、電極を形成して測定する電気特性のうち、pn接合に対して逆方向に規定の値の電流を流すときの電圧(V_r)が低いチップが、ある割合で混在してしまうことが判った。 V_r が低いことは、pn接合に対して電流がリークしていることを示しており、製品として望ましくない。つまり、このチップを取り除くことで収率が大幅に低下してしまう。一般に、熱処理によってIII族窒化物半導体から脱水素する場合は同時に窒素も離脱するため、結晶性が低下することが知られており、この現象が、 V_r が低くなる原因ではないかと考えられる。

【0007】

また、p型不純物をドーブした窒化ガリウム系化合物半導体の冷却時に、400℃以上

の温度でアンモニアガスを含む雰囲気から水素または窒素の雰囲気に切り替えることにより、p型不純物をドーブした層を低抵抗化する技術が開示されている（特許文献3参照）。本文献には実施例として、Mgドーブ層の成長終了後、600℃までをNH₃とH₂の混合ガスで冷却し、600℃においてNH₃の供給を停止して水素のみの雰囲気に切り替えた例が示されている。

【0008】

しかしながら、我々の実験では、600℃までNH₃を流通して冷却を行った場合、素子としての駆動電圧低下の効果を得ることはできなかった。特に、正極材料をPtなどの金属とした場合に、ボンディング前には充分低下していた駆動電圧が、ボンディング時にかかる300℃程度の熱によって上昇してしまうことが判った。

【0009】

さらに、III族窒化物半導体の成長後室温まで冷却する際に、雰囲気ガスをH₂ガス、NH₃ガス以外の不活性ガスに置換して冷却すると、十分なキャリア濃度を得られることが報告されている（特許文献4参照）。実施例では、真空状態を経て窒素置換を行って窒素ガス或いは不活性ガスに置換して、p型半導体を得ることが示されている。

【0010】

しかしながら、雰囲気ガスをH₂ガス、NH₃ガス以外の不活性ガスに置換して冷却しても、一概に駆動電圧の低いチップを収率よく得ることはできなかった。つまり、本文献で規定する条件を制御するだけでは、再現性良く良好な特性のチップを収率良く得ることはできない。また、正極材料をPtなどにした場合の、ボンディング時にかかる熱による駆動電圧の上昇が発生することが判った。

【0011】

また、窒化物半導体の成長後ただちに、成長温度である1100℃で不活性ガスへの置換を行う技術も公開されている（特許文献5参照）。さらにこの方法では不活性ガスに置換してから室温に下げるまで2～3時間掛けることが必要である。

【0012】

しかし、成長終了後ただちに不活性ガスへの置換を行う、この方法では、作製したチップのV_rが低くなることが、我々の実験により確かめられている。また、長い時間を掛けて温度を下げることも、V_rを低下させる。

【0013】

最後に、700℃以上の成長温度で成長させた結晶の700℃以下での冷却を、水素以外のキャリアガス雰囲気で行う低抵抗p型窒化ガリウム系化合物半導体の成長方法が示されている（特許文献6参照）。この文献の実施例では、1030℃でのp型窒化ガリウム系化合物半導体の成長終了後、700℃において水素とアンモニアから形成される雰囲気を窒素に置換している。

【0014】

この方法は我々も検討を行ったが、第一に水素以外のガス雰囲気中で700℃以下での冷却を実施したとしても、駆動電圧の低いチップを収率よく得ることはできなかった。つまり、本文献で規定する条件を制御するだけでは、再現性良く良好な特性のチップを収率良く得ることはできない。また、正極材料をPtなどにした場合の、ボンディング時にかかる熱による駆動電圧の上昇が発生する。

【0015】

まとめると、特許文献2および5の方法ではV_rが低くリーク性のチップとなってしまう。一方、特許文献3、4および6の方法では、駆動電圧が高くなってしまふ。特に正極材料にPtなどを用いた場合にボンディング時にかかる熱による駆動電圧の上昇が発生する。

【0016】

このように、III族窒化物半導体素子を作製するに当たり、素子特性と収率を両立する、全く問題のないp型ドーパントを含む層の形成方法は未だ提案されていない。

【0017】

また、これらの従来例では、p型ドーパントを含む層を低抵抗化することが必要とされ、いずれの技術でも低抵抗のp型半導体層を提供することが述べられている。

【0018】

【特許文献1】特開平2-257679号公報

【特許文献2】特開平5-183189号公報

【特許文献3】特開平8-115880号公報

【特許文献4】特開平8-125222号公報

【特許文献5】特開平9-129929号公報

【特許文献6】特開平9-199758号公報

【発明の開示】

【発明が解決しようとする課題】

【0019】

本発明は上記従来技術の問題点を解決するためになされたものであり、本発明の目的は、駆動電圧が低く、かつ逆電圧が十分に高い発光素子を収率良く得ることができるIII族窒化物p型半導体の製造方法を提供するものである。

【課題を解決するための手段】

【0020】

本発明は以下の発明を提供する。

(1) III族窒化物p型半導体の製造方法において、p型ドーパントを含むIII族窒化物半導体を成長させた後降温する際に、成長終了時の温度と同じ温度にて、成長終了直後からキャリアガスに不活性ガスを用い、かつ窒素源の流量を減少し、その後の降温過程の途中で窒素源の供給を停止することを特徴とするIII族窒化物p型半導体の製造方法。

【0021】

(2) 成長終了時の温度が900℃以上であることを特徴とする上記1項に記載の製造方法。

(3) 窒素源がアンモニアガスであることを特徴とする上記1または2項に記載の製造方法。

(4) 半導体成長時のキャリアガスが水素ガスを含有していることを特徴とする上記1～3のいずれか一項に記載の製造方法。

【0022】

(5) 減少後の窒素源の流量が全ガス体積中の0.001～10%であることを特徴とする上記1～4項のいずれか一項に記載の製造方法。

【0023】

(6) 窒素源の供給を停止する温度が700～950℃であることを特徴とする上記1～5項のいずれか一項に記載の製造方法。

【0024】

(7) p型ドーパントの濃度の1/5よりも多く、かつp型ドーパントの濃度よりも少ない量の水素原子を含有することを特徴とするIII族窒化物p型半導体。

【0025】

(8) 電気抵抗率が20Ωcm～10000Ωcmであることを特徴とするIII族窒化物p型半導体。

【0026】

(9) 基板上にIII族窒化物半導体からなるn型層、発光層およびp型層を有し、n型層およびp型層に負極および正極がそれぞれ設けられたIII族窒化物半導体発光素子において、p型層の製造方法が上記1～6項のいずれか一項に記載の製造方法であることを特徴とするIII族窒化物半導体発光素子。

【0027】

(10) 基板上にIII族窒化物半導体からなるn型層、発光層およびp型層を有し、n型層およびp型層に負極および正極がそれぞれ設けられたIII族窒化物半導体発光素子

において、p型層が上記7または8項に記載のIII族窒化物p型半導体であることを特徴とするIII族窒化物半導体発光素子。

【0028】

(11) 正極がPd、Pt、Rh、Os、IrおよびRuから選ばれた白金族金属を正極材料として使用していることを特徴とする上記9または10項に記載の発光素子。

(12) 発光素子がフリップチップ型であることを特徴とする上記9または10項に記載の発光素子。

(13) 発光素子がフェイスアップ型であることを特徴とする上記9または10項に記載の発光素子。

【発明の効果】

【0029】

本発明によれば、半導体素子として利用できる程度の十分な特性を有するp型のIII族窒化物半導体を得ることができる。そして、このIII族窒化物p型半導体を用いて、熱による駆動電圧の上昇が発生せず、かつ高い V_r を有するIII族窒化物半導体発光素子を収率良く製造することができる。

【発明を実施するための最良の形態】

【0030】

本発明の製造方法を適用できるIII族窒化物p型半導体におけるIII族窒化物半導体には、GaNの他、InN、AlNなどの2元系混晶、InGaN、AlGaNなどの3元系混晶、InAlGaNなどの4元系混晶等が全て含まれる。本発明においてはさらに、窒素以外のV族元素を含む、GaPN、GaNA_sなどの3元混晶や、これにInやAlを含むInGaPN、InGaAsN、AlGaPN、AlGaAsNなどの4元混晶、更にIn、Alの両方を含むAlInGaPN、AlInGaAsNや、PとAsの両方を含むAlGaPAsN、InGaPAsNなどの5元混晶、そして全ての元素を含むAlInGaPAsNの6元混晶も、III族窒化物半導体に含まれる。

【0031】

本発明は、上記の中でも作製が比較的容易で分解の危険性の少ない、GaN、InN、AlNなどの2元系混晶、InGaN、AlGaNなどの3元系混晶、InAlGaNなどの4元系混晶など、V族としてNのみを含むIII族窒化物半導体に特に好適に用いることができる。一般式 $Al_xIn_yGa_{1-x-y}N$ ($0 \leq x+y \leq 1$) で表わした場合、 x は0~0.5の範囲が好ましく、 y は0~0.1の範囲が好ましい。

【0032】

また、本発明に用いることができるp型ドーパントには、III族窒化物半導体にドーピングしてp型導電性を示すと報告または予想されている、Mg、Ca、Zn、Cd、Hgなどがある。この中でも熱処理による活性化率の高いMgが、p型ドーパントとして特に好ましい。ドーパントの量は、 $1 \times 10^{18} \sim 1 \times 10^{21} \text{ cm}^{-3}$ が好ましい。 $1 \times 10^{18} \text{ cm}^{-3}$ 以下では、発光強度の低下を招く。また、 $1 \times 10^{21} \text{ cm}^{-3}$ より多いと、結晶性の悪化が起きるので好ましくない。さらに好ましくは $1 \times 10^{19} \sim 1 \times 10^{20} \text{ cm}^{-3}$ である。

【0033】

本発明に記載の方法で作製したp型半導体層には、結晶中に水素原子を含んでいても構わない。逆方向の電圧 V_r の高い素子を作製するためには、むしろ結晶中に水素原子を含んでいることが好ましい場合がある。結晶中に含まれる水素原子の量は、ドーピングしたp型ドーパントの量よりも少ないことが望ましい。水素原子の含有量は、p型ドーパントの含有量と同じ場合や、p型ドーパントの含有量よりも多い場合には、p型電極の電氣的な接触をとることが難しくなるので、それよりも少ないほうが良い。水素原子の含有量はp型ドーパントの9/10以下がさらに好ましく、7/8以下が特に好ましい。しかし、水素原子の含有量がp型ドーパントの1/5以下となる場合、同時に窒素の脱離も生じてしまうので、1/5より多いことが望ましい。更に望ましくは1/3以上であり、1/2以上であればなお好適である。なお、p型半導体層のマグネシウム及び水素の原子濃度は一般的なSIMS法(二次イオン質量分析法:Secondary Ion Mass Spectroscopy法)で定量

する。

【0034】

また、結晶中に水素を含むことによって、p型層は低電気抵抗にはならないが、このことは素子特性に対して問題とはならない。III族窒化物半導体を用いた素子では、他の半導体の場合よりもp型層は薄く形成されることが多いため、p型層自体の電気抵抗は素子の駆動電圧 V_f にはあまり影響を与えない。p型層の抵抗率が高いことは、むしろ V_r を高く保つためには望ましい。

【0035】

p型層の電気抵抗率は、 $20\Omega\text{cm} \sim 10000\Omega\text{cm}$ 程度が望ましい。 $10000\Omega\text{cm}$ よりも高いと発光強度の低下を招き、 $20\Omega\text{cm}$ よりも低いと V_r の低下を招く可能性がある。更に望ましくは $50\Omega\text{cm} \sim 2000\Omega\text{cm}$ であり、特に望ましくは $100\Omega\text{cm} \sim 1000\Omega\text{cm}$ である。なお、抵抗率は一般的なTLM (Transfer Length Measurement) 法によって測定する。

【0036】

本発明を適用するIII族窒化物p型半導体の成長方法は特に限定されず、MOCVD (有機金属化学気相成長法)、HVPE (ハイドライド気相成長法)、MBE (分子線エピタキシー法)、などIII族窒化物半導体を成長させることが知られている全ての方法に適用できる。好ましい成長方法は、膜厚制御性、量産性の観点からMOCVD法である。

【0037】

MOCVD法では、キャリアガスとして水素ガス(H_2)または窒素ガス(N_2)が、III族原料であるGa源としてトリメチルガリウム(TMG)またはトリエチルガリウム(TEG)が、Al源としてトリメチルアルミニウム(TMA)またはトリエチルアルミニウム(TEA)が、In源としてトリメチルインジウム(TMI)またはトリエチルインジウム(TEI)が、窒素源としてアンモニア(NH_3)またはヒドラジン(N_2H_4)などがそれぞれ用いられる。また、p型ドーパントとしては、Mg原料として例えばビスシクロペンタジエニルマグネシウム(Cp_2Mg)またはビスエチルシクロペンタジエニルマグネシウム($(\text{EtCp})_2\text{Mg}$)を、Zn原料としてジメチル亜鉛($\text{Zn}(\text{CH}_3)_2$)をそれぞれ用いる。

【0038】

キャリアガスとして H_2 を含有している場合、および/または窒素源として NH_3 が用いられている場合に本発明の効果は大きい。

【0039】

成長温度は、良好な結晶性と接触抵抗を得るために 900°C 以上が好ましい。さらに好ましくは 1000°C 以上 1250°C 以下である。

【0040】

p型ドーパントを含有したIII族窒化物半導体を成長させた後、室温まで降温して半導体積層物を成長装置から取り出す手順として、成長時にキャリアガスとして水素ガスを含有している場合、成長終了直後に成長温度と同じ温度においてキャリアガスを水素ガスを含有しない不活性ガスに切り替えることが必要である。切り替えに要するタイムラグとして許される約1分以上水素ガスの流通を継続すると、駆動電圧が充分低くならない。キャリアガスを置換する不活性ガスとしては、窒素ガスが好ましいが、アルゴンまたはヘリウム等およびこれらの混合物を用いることもできる。

【0041】

また、キャリアガスの切り替えと同時に、窒素源の流量を低下させることが重要である。成長時の窒素源の供給量は通常、全ガス量の体積のうち $20\% \sim 70\%$ であるが、窒素源を低下させた後の窒素源の量は全ガス量の体積のうち 10% 以下とすることが望ましい。更に望ましくは、 1% 以下である。窒素源の量が多すぎると、素子の駆動電圧が思うように低下しない。この際、窒素源の流量も0としてしまうとp型層を成す結晶からの窒素の脱離を引き起こしてしまい、素子の V_r の低下を招く。窒素源の量は全ガス量の体積の

うち0.001%以上とすることが望ましい。更に望ましくは、0.01%以上である。

【0042】

また、窒素源の流量変更およびキャリアガスの切り替え直後に降温を開始することが望ましい。成長終了後の温度の保持時間が長いと、結晶性の低下を招くだけでなく、発光層への熱ダメージが蓄積され、発光強度が低下する。

【0043】

また、一旦流量を低下させた窒素源の流量を、降温の過程で完全に0とする操作を行うことが必要である。窒素源の流通を停止することなく300℃などの低温まで温度を下げて作製した素子では、ボンディングの際にかかる熱によって、素子の駆動電圧が上昇する現象が発生する。

【0044】

降温の途中で窒素源の流量を0とする温度は、950℃以下700℃以上であることが望ましい。950℃以上で窒素源の流量を0とした場合には素子の V_r が低下し、700℃以下まで窒素源を流しつづけた場合には、熱による駆動電圧の上昇を招く。

【0045】

また、成長終了後から窒素源の流量を0とするまでの時間は降温速度に依存するが、30秒程度から8分程度である。

【0046】

本発明のIII族窒化物p型半導体およびその製造方法は、各種半導体素子の製造に用いることができる。例えば、発光ダイオードやレーザーダイオードなどの半導体発光素子の他、各種高速トランジスタや受光素子などIII族窒化物p型半導体を必要とする半導体素子の製造であるなら、どのような半導体素子の製造にも用いることが可能である。これら各種半導体素子の中でも、pn接合の形成と良好な特性の正極の形成を必要とする半導体発光素子の製造に特に好適に用いることができる。

【0047】

図1は、本発明のIII族窒化物p型半導体およびその製造方法を用いて製造したIII族窒化物半導体発光素子を模式的に示した図である。基板1上に、必要に応じてバッファ層2を介し、III族窒化物のn型半導体層3、発光層4およびp型半導体層5が順次積層されており、n型半導体層3に負極6が、p型半導体層5に正極7がそれぞれ設けられている。

【0048】

基板1には、サファイア、SiC、GaN、AlN、Si、ZnO等その他の酸化物基板等従来公知の材料を何ら制限なく用いることができる。好ましくはサファイアである。バッファ層2は、基板とその上に成長させるn型半導体層3との格子不整合を調整するために必要に応じて設けられる。従来公知のバッファ層技術が必要に応じて用いられる。

【0049】

n型半導体層3の組成および構造は、この技術分野でよく知られている公知の技術を用いて所望の組成および構造にすればよい。通常、n型半導体層は負極と良好なオーミック接触が得られるコンタクト層と発光層よりも大きなバンドギャップエネルギーを有するクラッド層からなる。負極6もこの技術分野でよく知られている公知の技術を用いて所望の組成および構造にすればよい。

【0050】

発光層4も、単一量子井戸構造(SQW)および多重量子井戸構造(MQW)等従来公知の組成および構造を何ら制限なく用いることができる。

【0051】

p型半導体層5は本発明の製造方法によって形成される。その組成および構造については、この技術分野でよく知られている公知の技術を用いて所望の組成および構造にすればよい。通常、n型半導体層と同様、正極と良好なオーミック接触が得られるコンタクト層と発光層よりも大きなバンドギャップエネルギーを有するクラッド層からなる。

【0052】

本発明の方法で作製したp型層に接触させる正極7の材料としては、Au、Ni、Co、Cu、Pd、Pt、Rh、Os、Ir、Ruなどの金属を用いることができる。また、ITOやNiO、CoOなどの透明酸化物を含んでも構わない。透明酸化物を含む形態としては、塊として上記金属膜中に含んでも良いし、層状として上記金属膜と重ねて形成しても良い。

【0053】

特に、Pd、Pt、Rh、Os、Ir、Ruなどの白金族金属を正極材料として用いた場合に本発明を使用すると、ボンディングの際の熱による駆動電圧の上昇を防ぐことができるので、より大きな効果を発揮する。中でも、Pd、Pt、Rhは高純度のものが比較的容易に入手することができ、使用しやすい。

【0054】

また、正極はほぼ全面を覆うように形成しても構わないし、隙間を開けて格子状や樹形状に形成しても良い。正極を形成した後に、合金化や透明化を目的とした熱アニールを施す場合もあるが、施さなくても構わない。

【0055】

素子の形態としては、透明正極を用いて半導体側から発光を取り出す、いわゆるフェイスアップ(FU)型としても良いし、反射型の正極を用いて基板側から発光を取り出す、いわゆるフリップチップ(FC)型としても良い。

【実施例】

【0056】

以下に実施例により本発明を詳細に説明するが、本発明はこれらの実施例のみに限定されるものではない。

【0057】

(実施例1)

本実施例で作製したLED10に使用したエピタキシャル積層構造体11の断面模式図を図2に示す。また、図3には、LED10の平面模式図を示す。

【0058】

積層構造体11は、サファイアのc面((0001)結晶面)からなる基板101上に、AlNからなるバッファ層(図示せず)を介して順次、アンドープGaN層(層厚=8 μ m)102、Siドープn型GaN層(層厚=2 μ m、キャリア濃度= 1×10^{19} cm⁻³)103、Siドープn型Al_{0.07}Ga_{0.93}Nクラッド層(層厚=25nm、キャリア濃度= 1×10^{18} cm⁻³)104、6層のSiドープGaN障壁層(層厚=14.0nm、キャリア濃度= 1×10^{18} cm⁻³)と5層のアンドープIn_{0.20}Ga_{0.80}Nの井戸層(層厚=2.5nm)からなる多重量子構造の発光層105、Mgドープp型Al_{0.07}Ga_{0.93}Nクラッド層(層厚=10nm)106、及びMgドープAl_{0.02}Ga_{0.98}Nコンタクト層(層厚=150nm)107を積層して構成した。上記の積層構造体11の各構成層102~107は、一般的な減圧MOCVD手段で成長させた。

【0059】

特に、MgドープAlGaNコンタクト層107は以下の手順に依り成長させた。

(1) MgドープのAl_{0.07}Ga_{0.93}Nクラッド層106の成長を終了した後、成長反応炉内の圧力を 2×10^4 パスカル(Pa)とした。キャリアガスは水素を用いた。

(2) トリメチルガリウム、トリメチルアルミニウムおよびアンモニアを原料とし、ビスシクロペンタマグネシウムをMgのドーピング源として、1020℃でMgドープAlGaN層の気相成長を開始した。

(3) トリメチルガリウム、トリメチルアルミニウム、アンモニアおよびビスシクロペンタマグネシウムを、成長反応炉内へ4分間に亘り継続して供給して、層厚を0.15 μ mとするMgドープAl_{0.02}Ga_{0.98}N層を成長させた。

(4) トリメチルガリウム、トリメチルアルミニウムおよびビスシクロペンタマグネシウムの成長反応炉内への供給を停止し、MgドープAl_{0.02}Ga_{0.98}N層の成長を停止した。

【0060】

MgドープAlGa_N層からなるコンタクト層107の気相成長を終了させた後、直ちにキャリアガスを水素から窒素へと切り替え、アンモニアの流量を低下させ、そして低下させた分だけキャリアガスの窒素の流量を増加した。具体的には、成長中には全流通ガス量のうち体積にして50%を占めていたアンモニアを、0.2%まで下げた。同時に、基板101を加熱するために利用していた、高周波誘導加熱式ヒータへの通電を停止した。

【0061】

更に、この状態で2分間保持した後、アンモニアの流通を停止した。このとき、基板の温度は850℃であった。図4にこの降温過程を模式的な図にしたものを示す。

【0062】

この状態で室温まで冷却後、成長反応炉より積層構造体11を取り出し、コンタクト層107のマグネシウム及び水素の原子濃度を一般的なSIMS分析法で定量した。Mg原子は、 $7 \times 10^{19} \text{ cm}^{-3}$ の濃度で、表面から深さ方向に略一定の濃度で分布していた。一方、水素原子は、 $6 \times 10^{19} \text{ cm}^{-3}$ の略一定の濃度で存在していた。また、抵抗率は、一般的なTLM法による測定から、おおよそ $150 \Omega \text{ cm}$ と見積もられた。

【0063】

上記のp型コンタクト層を備えたエピタキシャル積層構造体11を用いてLED10を作製した。まず、負極108を形成する予定の領域に一般的なドライエッチングを施し、その領域に限り、SiドープGa_N層103の表面を露出させた。露出させた表面部分には、チタン(Ti)/アルミニウム(Al)を重層させてなる負極108を形成した。

【0064】

残ったコンタクト層107の表面の略全域には、発光層からの発光をサファイア基板101側へ反射する機能を持たせた、白金(Pt)膜/ロジウム(Rh)膜/金(Au)膜を重層させた正極109を形成した。p型コンタクト層107の表面と接触する金属膜は白金膜とした。

【0065】

負極108および正極109を形成した後、サファイア基板101の裏面を、ダイヤモンド微粒の砥粒を使用して研磨し、最終的に鏡面に仕上げた。その後、積層構造体11を裁断し、 $350 \mu\text{m}$ 角の正方形の個別のLED10へと分離した。次に、サブマウントに負極および正極を各々接着して、フリップ型のチップとした。この際、チップの電極には約300℃の熱がかかる。更にそれをリードフレーム上に載置した後、金(Au)線でリードフレームと結線した。

【0066】

このような工程で作製したLEDチップの、負極108および正極109間に順方向電流を流して電気的特性及び発光特性を評価した。順方向電流を20mAとした際の順方向駆動電圧(V_f)は3.0Vであり、電流を10μAとした場合の逆方向電圧(V_r)は20V以上であった。また、サファイア基板101より外部へ透過して来る発光の波長は455nmであり、一般的な積分球で測定された発光出力は10mWであった。なお、直径5.1cm(2インチ)のウェーハから外觀不良品を除いて約10000個のLEDが得られたが、ばらつきなくこのような特性を示した。

【0067】

(比較例1)

上記の実施例1とは、成長後の処理法を変えて、Mgドープp型AlGa_Nコンタクト層を形成した。本比較例では、実施例1に記載の積層構造体を、実施例1に記載と同一の手順、条件で形成した後、気相成長時に使用したキャリアガスの水素は窒素に切り替えるものの、アンモニアは成長終了時に0.2%に減らした後、そのまま流通し続け、350度迄降温した。図5はこの降温過程を模式的に示した図である。

【0068】

比較例1で作製した試料について、実施例と同様にMg、Hの濃度をSIMS法で測定したところ、Mg原子は、 $7 \times 10^{19} \text{ cm}^{-3}$ の濃度で、実施例1の場合と同じであり、一

方、水素原子は、 $7 \times 10^{19} \text{ cm}^{-3}$ の濃度で存在していた。また、抵抗率について実施例 1 と同様の TLM 法で測定したところ、おおよそ $15000 \Omega \text{ cm}$ と見積もられた。

【0069】

実施例 1 と同様に FC 型素子としたチップをサブマウントにマウントし、負極 108 および正極 109 間に順方向電流を流して電気的特性及び発光特性を評価した。順方向電流を 20 mA とした際の順方向駆動電圧 (V_f) は 4.0 V と上昇しており、発光出力は 8 mW であった。

【0070】

(比較例 2)

上記の実施例 1 とは、成長後の処理法を変えて、Mg ドープ p 型 GaN コンタクト層を形成した。本比較例では、実施例 1 に記載の積層構造体を、実施例 1 に記載と同一の手順、条件で形成した後、気相成長直後に、使用したキャリアガスの水素は窒素に切り替え、同時にアンモニアの流通を停止し、350 度℃迄降温した。図 6 はこの降温過程を模式的に示した図である。

【0071】

比較例 2 で作製した試料について、実施例と同様に Mg、H の濃度を SIMS 法で測定したところ、Mg 原子は、 $7 \times 10^{19} \text{ cm}^{-3}$ の濃度で、実施例 1 の場合と同じであり、一方、水素原子は、 $1 \times 10^{19} \text{ cm}^{-3}$ の濃度で存在していた。また、抵抗率について実施例 1 と同様の TLM 法で測定したところ、おおよそ $10 \Omega \text{ cm}$ と見積もられた。

【0072】

実施例 1 と同様に FC 型素子としたチップをサブマウントにマウントし、負極 108 および正極 109 間に順方向電流を流して電気的特性及び発光特性を評価した。順方向電流を 20 mA とした際の順方向駆動電圧 (V_f) は 3.0 V であり、発光出力は 10 mW であったが、電流を $10 \mu \text{ A}$ とした場合の逆方向電圧 (V_r) は 5 V であった。

【0073】

(実施例 2)

実施例 2 では、実施例 1 に記載したのと同じの積層構造体を用いて、FU 型の電極を形成して LED を作製した。図 7 は本実施例で形成した電極の平面図である。

【0074】

実施例 1 と同一手順で図 7 に示した負極 108 を形成した。次いで、残ったコンタクト層 107 の表面の略全域には、発光層からの発光を半導体層側から外部へ取り出すために透光性を持たせた、白金 (Pt) 膜/金 (Au) 膜を積層した正極 109 を形成した。p 型コンタクト層 107 の表面と接触する金属膜は白金膜とした。更に、上記透光性電極 109 の上に、最表面を Au とするボンディングパッド 110 を形成した。その後、実施例 1 と同一手順で、 $350 \mu \text{ m}$ 角の正方形の個別の LED 20 へと分離した。

【0075】

このような工程で作製した FU 型チップの負極 108 および正極 109 間に順方向電流を流して電気的特性及び発光特性を評価した。順方向電流を 20 mA とした際の順方向駆動電圧 (V_f) は 3.0 V であり、電流を $10 \mu \text{ A}$ とした場合の逆方向電圧は 20 V 以上であった。また、サファイア基板 101 より外部へ透過して来る発光の波長は 455 nm であり、一般的な積分球で測定された発光出力は 6 mW であった。なお、直径 5.1 cm (2 インチ) のウェーハから外観不良品を除いて約 10000 個の LED が得られたが、ばらつきなくこのような特性を示した。

【産業上の利用可能性】

【0076】

本発明によって提供される III 族窒化物 p 型半導体の製造方法は、高い V_r と低い駆動電圧の特性を同時に実現することが可能である。従って、III 族窒化物半導体発光素子の製造に極めて有用である。

【図面の簡単な説明】

【0077】

- 【図 1】本発明の III 族窒化物半導体発光素子を模式的に示した図である。
【図 2】実施例 1 で作製したエピタキシャル積層構造体の断面模式図である。
【図 3】実施例 1 で作製した LED の平面模式図である。
【図 4】実施例 1 における降温方法を示した模式図である。
【図 5】比較例 1 における降温方法を示した模式図である。
【図 6】比較例 2 における降温方法を示した模式図である。
【図 7】実施例 2 で作製した LED の平面模式図である。

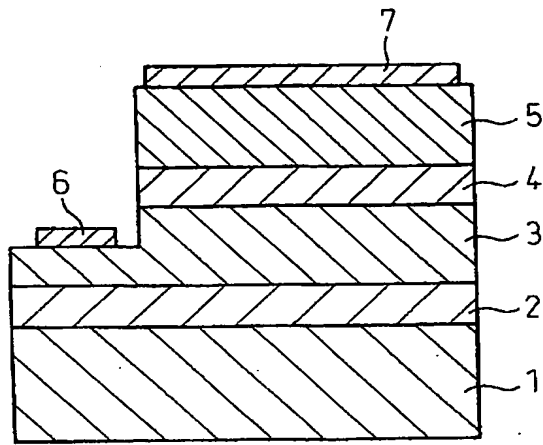
【符号の説明】

【0078】

- 1…基板
- 2…バッファ層
- 3…n 型半導体層
- 4…発光層
- 5…p 型半導体層
- 6…負極
- 7…正極
- 10…LED
- 11…積層構造体
- 20…LED
- 101…基板
- 102…アンドープ GaN 層
- 103…n 型 GaN 層
- 104…n 型 AlGaIn クラッド層
- 105…多重量子井戸構造発光層
- 106…p 型 AlGaIn クラッド層
- 107…p 型 AlGaIn コンタクト層
- 108…負極
- 109…正極
- 110…正極ボンディングパッド

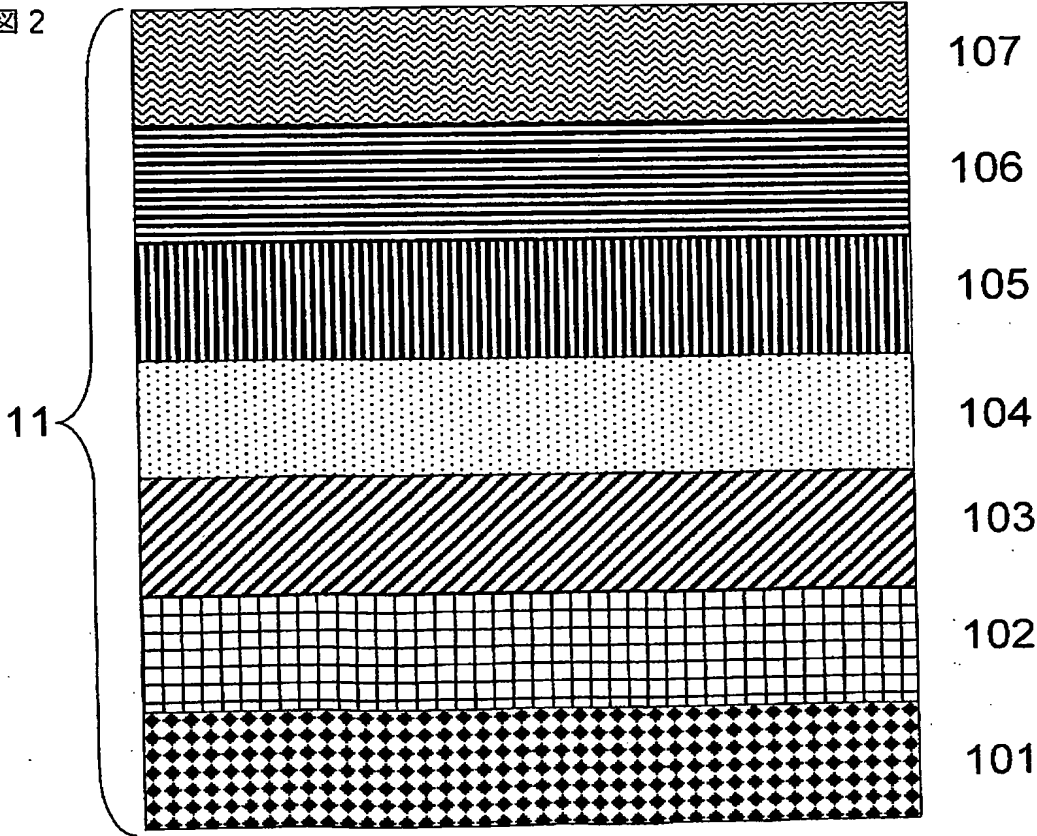
【書類名】 図面
【図 1】

図 1



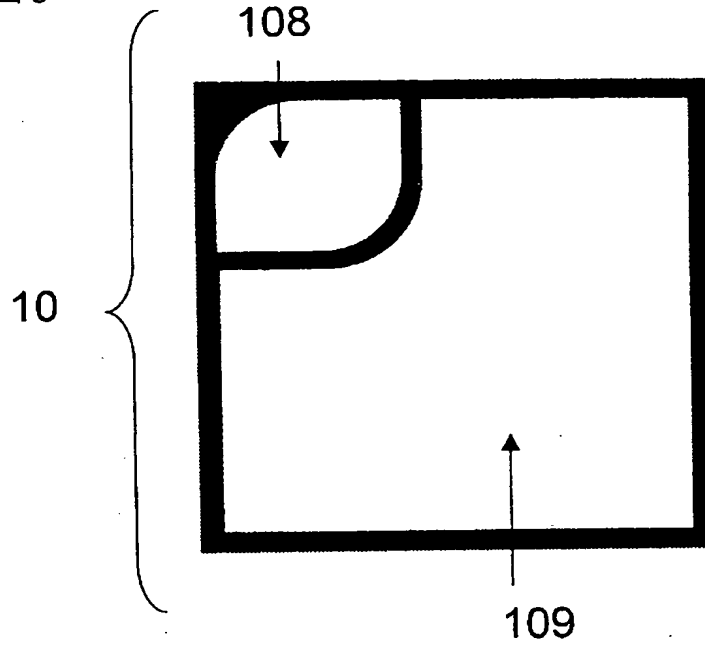
【図 2】

図 2

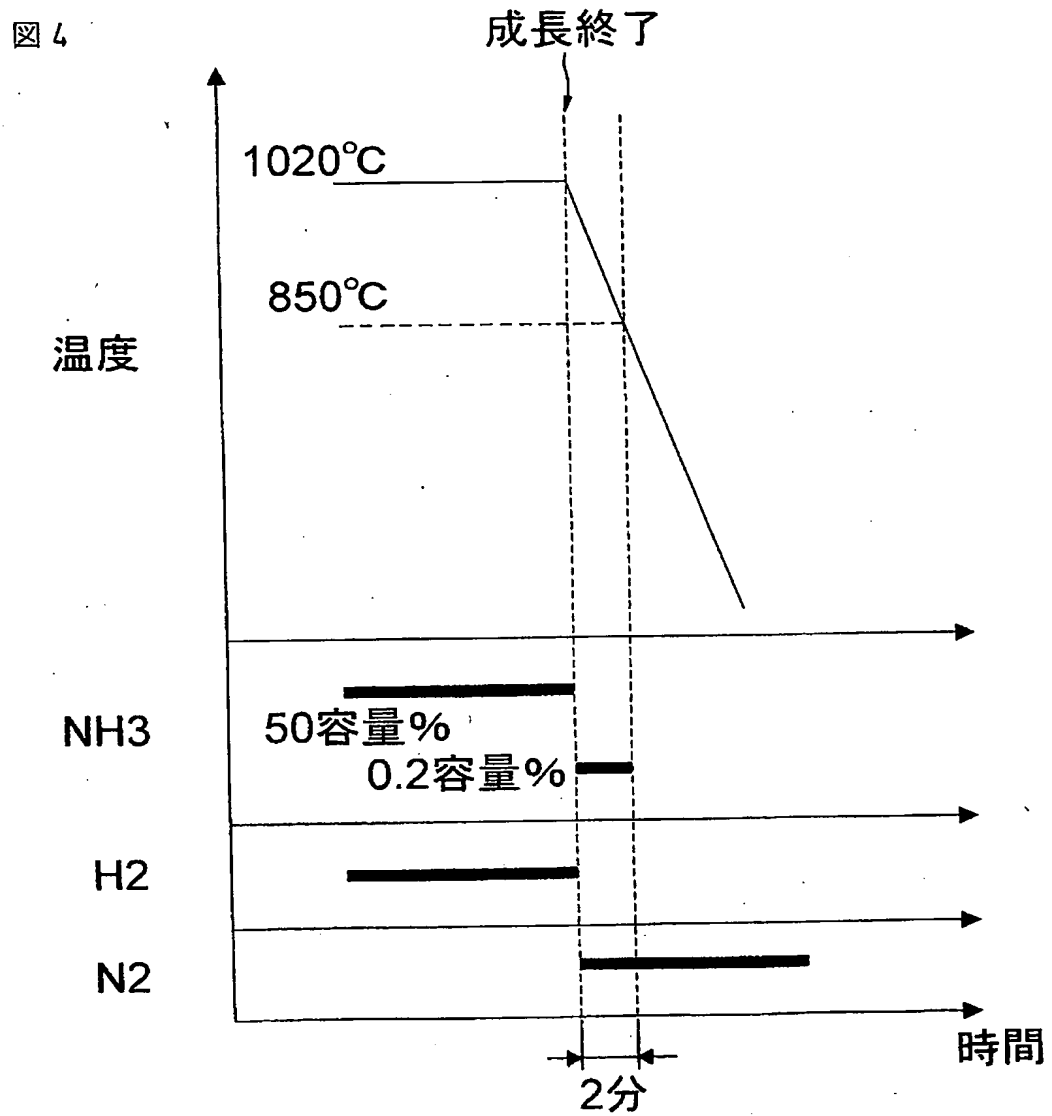


【図 3】

図 3

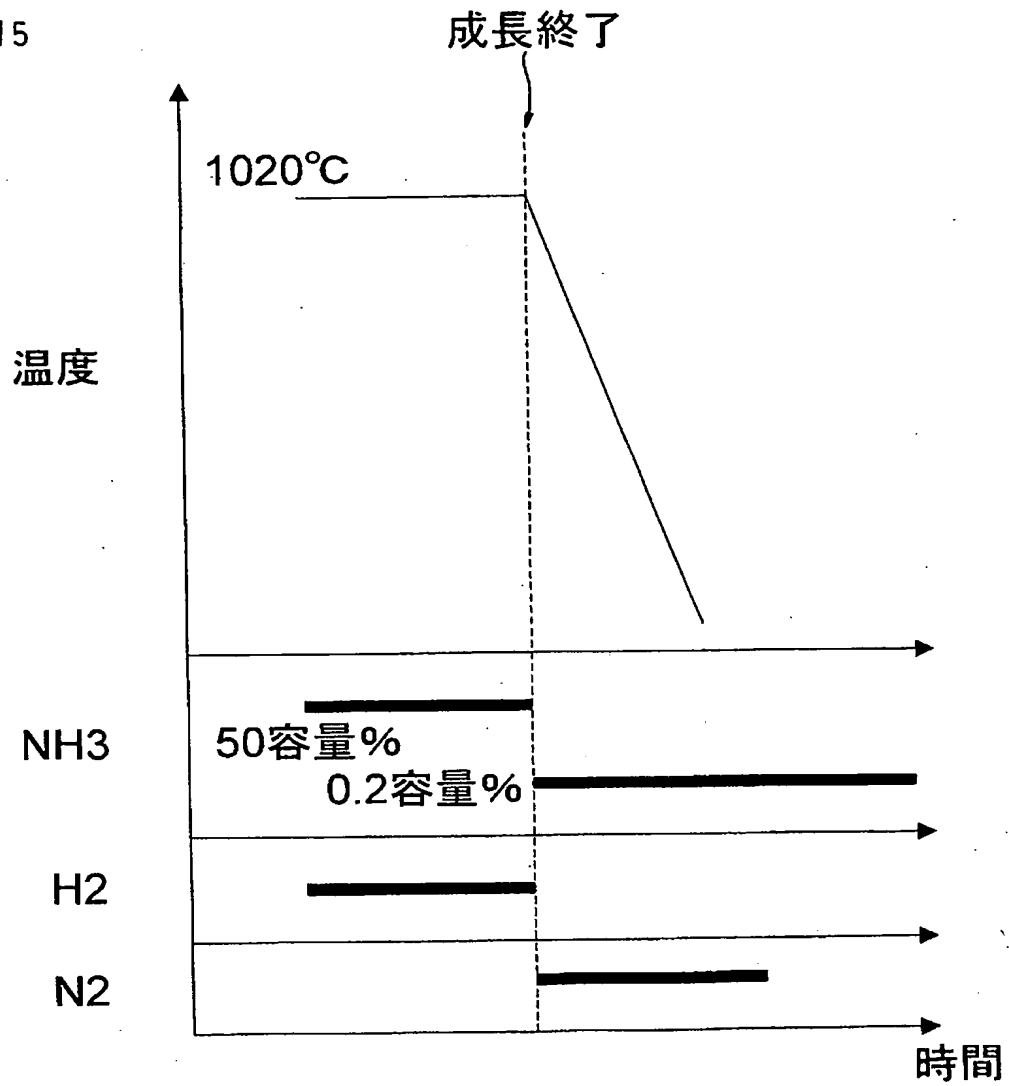


【図4】



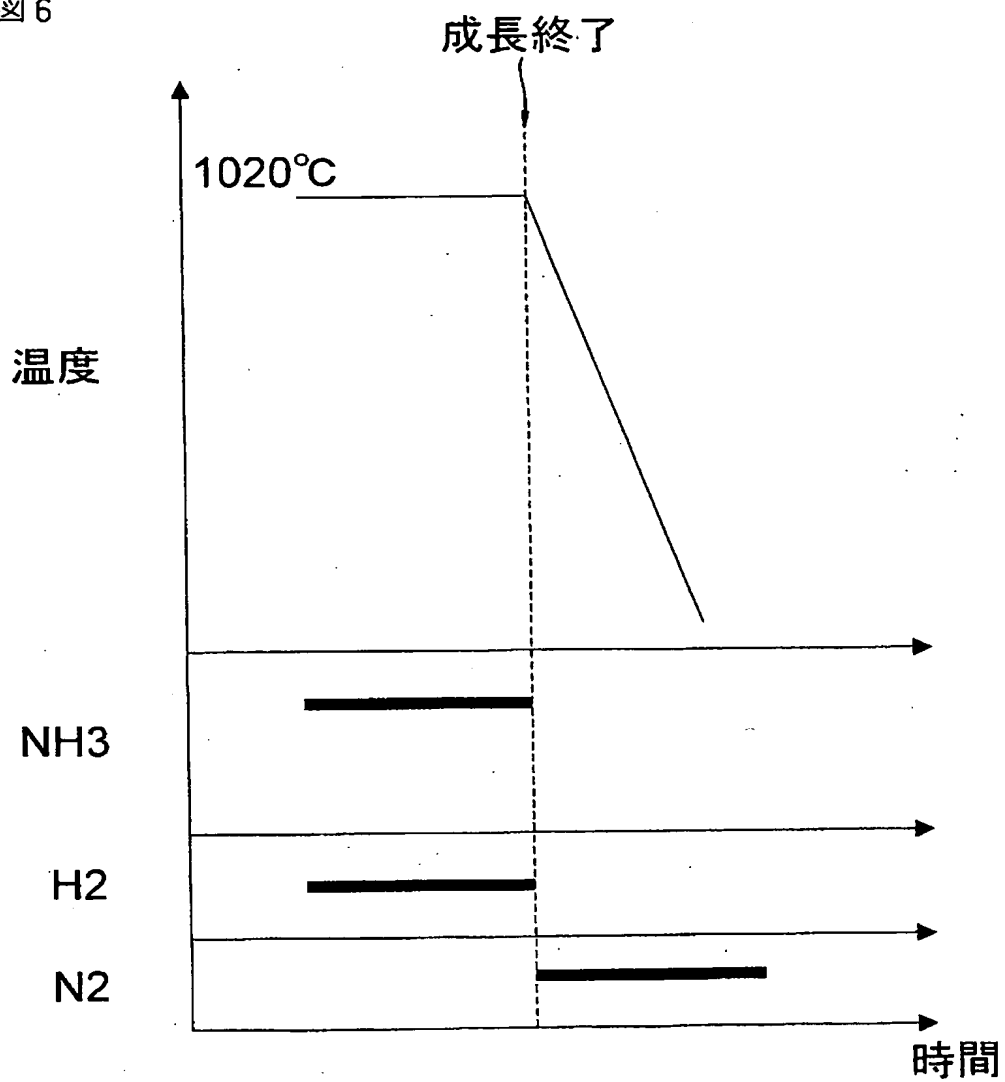
【図 5】

図 5



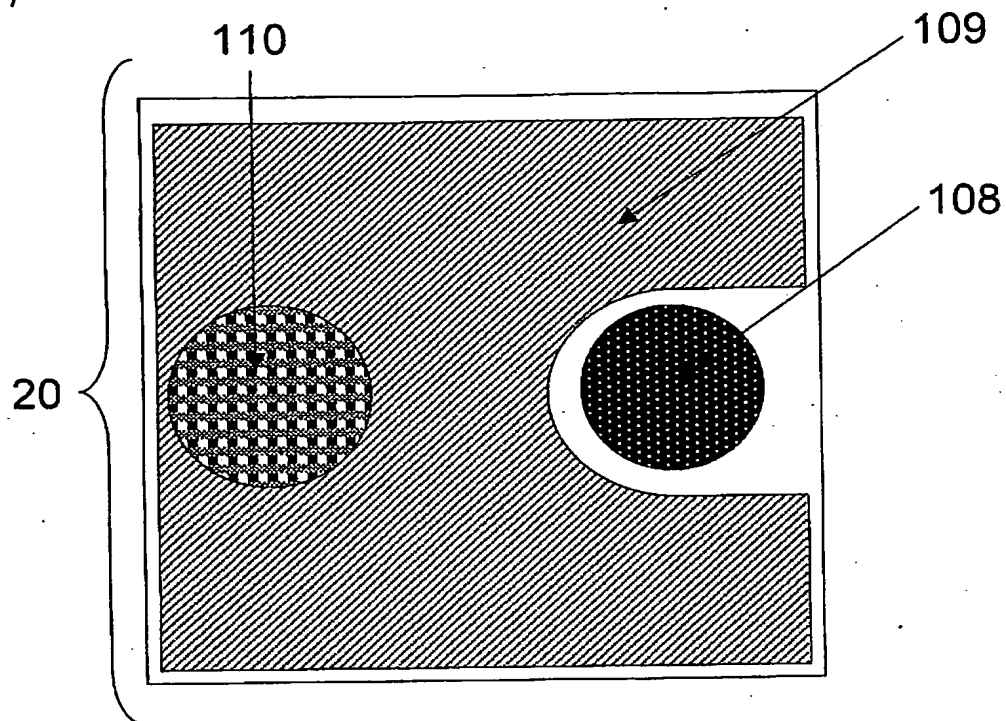
【図 6】

図 6



【図 7】

図 7



【書類名】 要約書

【要約】

【課題】 駆動電圧が低く、かつ逆電圧が十分に高い発光素子を収率良く得ることが出来る III 族窒化物 p 型半導体の製造方法を提供すること。

【解決手段】 p 型ドーパントを含む III 族窒化物半導体を成長させた後降温する際に、成長終了時の温度と同じ温度にて、成長終了直後からキャリアガスに不活性ガスを用い、かつ窒素源の流量を減少し、その後の降温過程の途中で窒素源の供給を停止することを特徴とする III 族窒化物 p 型半導体の製造方法。

【選択図】 なし

特願 2004-142657

出 願 人 履 歴 情 報

識別番号

[000002004]

1. 変更年月日

1990年 8月27日

[変更理由]

新規登録

住 所

東京都港区芝大門1丁目13番9号

氏 名

昭和電工株式会社